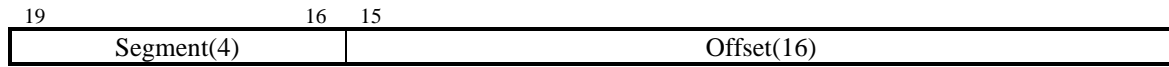


2)

Логичка структура виртуелне адресе је:



Логичка структура физичке адресе је:



Виртуелна адреса	Type	User	Segment	Offset	Tag	TLB коментар	Start	Виртуелна адреса
20018	Ex	2	2	0018	22	Miss	10000	10018
30432	Rd	2	3	0432	23	Miss	20000	20432
20019	Ex	2	2	0019	22	Hit	10000	10019
10025	Wr	2	1	0025	21	Miss	30000	30025
20020	Ex	2	2	0020	22	Hit	10000	10020

Кључеви (Tag меморија)				Информациони садржај		
Улаз	V	D	Tag	RWE (bin)	Size	Start
0	1	0	22	001	64K	10000
1	1	0	23	110	64K	20000
2	1	1	21	110	64K	2 0000
...						

3)

Приспео	Уређај	Адреса	Податак	Операција	Обрађено	Ask	Нови захтеви
0	CPU1	11000	1	Rd	0	1	M0 одговара у T=3
0	CPU2	22000	2	Rd	1	0	Поново у T=4
0	CPU3	33000	3	Rd	2	0	Поново у T=5
3	M0	1	X	Da	3	1	Нови захтев у T=4
4	CPU2	22000	2	Rd	5	1	M0 одговара у T=8
5	CPU3	33000	1	Rd	6	0	Поново у T=9
4	CPU1	11001	1	Rd	4	1	M1 одговара у T=7
7	M1	1	X	Da	7	1	Нови захтев у T=10
8	M0	2	X	Da	8	1	Нови захтев у T=11
9	CPU3	33000	3	Rd	9	1	M0 одговара у T=12
10	CPU1	80	18	Wr	10	0	Поново у T=13
11	CPU2	88081	17	Wr	11	1	M1 слободан у T=15
12	M0	3	X	Da	12	1	Нови захтев у T=13
13	CPU1	80	18	Wr	13	1	M0 слободан у T=17
13	CPU3	33001	1	Rd	14	1	M1 одговара у T=17
18	M1	3	X	Da	17	1	-

Табела захтева арбитратору

Takt	Addres Bus	Ddata Bus	rd	wr	ack
0	11000	1	1	0	1
1	22000	2	1	0	0
2	33000	3	1	0	0
3	1	X	1	1	1
4	11001	1	1	0	1
5	22000	2	1	0	1
6	33000	3	1	0	0
7	1	X	1	1	1
8	2	X	1	1	1
9	33000	3	1	0	1
10	80	18	0	1	0
11	88081	17	0	1	1
12	3	X	1	1	1
13	80	18	0	1	1
14	33001	3	1	0	1
15	-	-	-	-	-
16	1	X	1	1	1
17	3	X	1	1	1

Табела садржаја на магистрали