

3)

Структура адреса код кеш меморије:

Tag (22 бита)	Set (4 бита)	Word (8 бита)
---------------	--------------	---------------

Адреса	Тип	Tag	Set	Word	Коментар	Време	Адресе
3B00721	Rd	3B00	7	21	Miss	$t_{SS}+t_B+t_{TM}+t_{SS}$	[3B00700-FF]
3B00722	Wr	3B00	7	22	Hit	$t_{SS}+t_{DM}$	-
3B00523	Rd	3B00	5	23	Miss	$t_{SS}+t_B+t_{TM}+t_{SS}$	[3B00500-FF]
73B00715	Wr	73B00	7	15	Miss	$t_{SS}+t_B+t_{TM}+t_{SS}+t_{DM}$	[7B00700-FF]
8207AC	Rd	820	7	AC	Miss	$t_{SS}+t_B+t_{TM}+t_{SS}$	[820700-FF]
8217AC	Rd	821	7	AC	Miss	$t_{SS}+t_B+t_{TM}+t_{SS}$	[821700-FF]
73B00715	Rd	73B00	7	15	Hit	t_{SS}	-
52217AB	Wr	5221	7	AB	Miss	$t_{SS}+t_B+t_{TM}+t_{SS}+t_{DM}$	[5221700-FF]
A03768	Rd	A03	7	68	Miss	$t_{SS}+2 \cdot t_B+t_{TM}+t_{SS}$	[A03700-FF],[3B00700-FF]
3B00723	Rd	3B00	7	23	Miss	$t_{SS}+t_B+t_{TM}+t_{SS}$	[3B00700-FF]

Време дохватања блока је: $t_B = 16 \cdot (t_{OM}+t_{DM})$

Изглед сета 7h након сваке операције која је реферисала овај сет.

Tag	Улаз 0	Улаз 1	Улаз 2	Улаз 3	LRU
3B00	3B00	-	-	-	000
73B00	3B00	73B00	-	-	001
820	3B00	73B00	820	-	101
821	3B00	73B00	820	821	111
73B00	3B00	73B00	820	821	011
5221	3B00	73B00	5221	821	101
A03	A03	73B00	5221	821	000
3B00	A03	73B00	5221	3B00	110