

3)

Структура адреса код кеш меморије:

Tag (16 бита)	Set (4 бита)	Word (4 бита)
---------------	--------------	---------------

Адреса	Тип	Tag	Set	Word	Коментар	Време	Адресе
E113A2	Rd	E113	A	2	Miss	tSS+tB+tTM+tSS	[E113A0-E113AFF]
E113A3	Wr	E113	A	3	Hit	tSS+tDM+tOM	E113A3
C113A3	Rd	C113	A	3	Miss	tSS+tB+tTM+tSS	[C113A0-C113AF]
E11323	Wr	E113	2	3	Miss	tSS+tOM	E11323
E11345	Rd	E113	4	5	Miss	tSS+tB+tTM+tSS	[E11340-E1134F]
E11346	Rd	E113	4	6	Hit	tSS	-
0113AF	Rd	0113	A	F	Miss	tSS+tB+tTM+tSS	[0113A0-0113AF]
B02CC3	Wr	B02C	C	3	Miss	tSS+tOM	B02CC3
B02CA2	Rd	B02C	A	2	Miss	tSS+tB+tTM+tSS	[B02CA0-B02CAF]
C113A8	Wr	C113	A	8	Hit	tSS+tOM+tDM	C113A8
FF01A0	Rd	FF01	A	0	Miss	tSS+tB+tTM+tSS	[FF01A0-FF01AF]
0113AE	Wr	0113	A	E	Miss	tSS+tOM	0113AE

Време дохватања блока је: $tB = 16 \cdot (tOM + tDM)$

Изглед сета Ah након сваке операције која је реферисала овај сет.

Tag	Улаз 0	Улаз 1	Улаз 2	Улаз 3	LRU
E113	E113	-	-	-	000
E113	E113	-	-	-	000
C113	E113	C113	-	-	001
0113	E113	C113	0113	-	101
B02C	E113	C113	0113	B02C	111
C113	E113	C113	0113	B02C	011
FF01	E113	C113	FF01	B02C	101
0113	E113	C113	FF01	B02C	101