

6)

[illegible]

Инструкција	11	12	13	14	15	16	17	18	19	20
LW R4, (R3)1	WB									
LW R5, (R3)2	MEM	WB								
SUB R4, R4, R2	EX	MEM	WB							
SUBI R2, R2, #1	ID	EX	MEM	WB						
SUBI R5, R5, #1	IF	ID	EX	MEM	WB					
BNEZ R5, Loop1		IF	ID	Stall	EX	MEM	WB			
ADDI R5, R5, #1			IF	Stall	Idle	Idle	Idle	Idle		
LW R2, (R3)0					IF	ID	EX	MEM	WB	