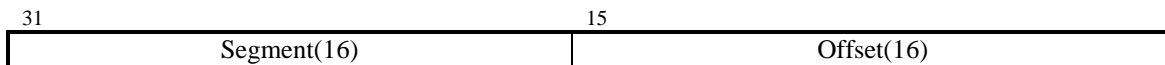


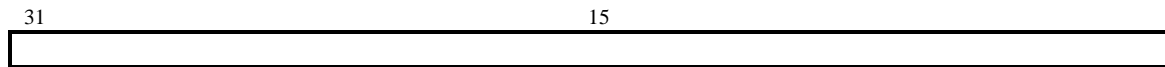
AOP1 – K2 надокнада 19.01.2017 решење

2)

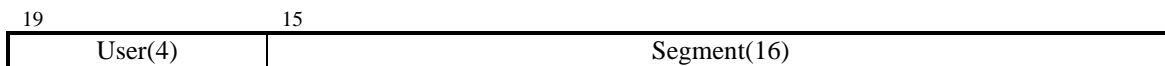
Логичка структура виртуелне адресе је:



Логичка структура физичке адресе је:



Улазни податак за TLB има структуру:



Кључ за претрагу (Tag): *User(3..0): Segment(16...0)*

Виртуелна адреса	Type	User	Segment	Offset	Tag	TLB коментар	Entry	Start	Виртуелна адреса
0567 8912	Ex	5	0567	8912	50567	Miss	0	500000	50 8912
9876 5432	Rd	5	9876	5432	59876	Miss	1	600000	60 9876
0567 8913	Ex	5	0567	8913	50567	Hit	0	500000	50 8913
0000 2ABC	Rd	5	0000	2ABC	50000	Miss	2	700000	70 2ABC
0000 1DEF	Wr	5	0000	1DEF	50000	Hit	2	700000	70 1DEF

Кључеви (Tag меморија)				Информациони садржај		
Улаз	V	D	Tag	RWE (bin)	Size	Start
0	1	0	50567	001	50K	500000
1	1	0	59876	110	50K	600000
2	1	1	50000	110	50K	700000
...						

3)

Приспео	Уређај	Адреса	Податак	Операција	Обрађено	Ack	Нови захтеви
0	CPU1	12000	1	Rd	2	0	Поново у T=5
0	CPU2	24080	2	Rd	1	0	Поново у T=4
0	CPU3	38040	3	Rd	0	1	M0 одговара у T=3
3	M0	3	X	Da	3	1	Нови захтев у T=4
4	CPU2	24080	2	Rd	5	1	M0 одговара у T=8
5	CPU1	12000	1	Rd	6	0	Поново у T=9
4	CPU3	38041	3	Rd	4	1	M1 одговара у T=7
7	M1	3	X	Da	7	1	-
8	M0	2	X	Da	8	1	Нови захтев у T=11
9	CPU1	12000	1	Rd	9	1	M0 одговара у T=12
11	CPU2	100	2	Rd	11	0	Поново у T=14
12	M0	1	X	Da	12	1	Нови захтев у T=13

14	CPU2	100	2	Rd	14	1	M0 одговара у T17
13	CPU1	12001	1	Rd	13	1	M1 одговара у T=16
16	M1	1	X	Da	16	1	-
17	M0	2	X	Da	17	1	-

Табела захтева арбитратору

Takt	Addres Bus	Ddata Bus	rd	wr	ack
0	38040	3	1	0	1
1	24080	2	1	0	0
2	12000	1	1	0	0
3	3	X	1	1	1
4	38041	3	1	0	1
5	24080	2	1	0	1
6	12000	1	1	0	0
7	3	X	1	1	1
8	2	X	1	1	1
9	12000	1	1	0	1
10	-				
11	100	2	0	1	0
12	1	X	1	1	1
13	12001	1	1	0	1
14	100	2	0	1	1
15	-				
16	1	X	1	1	1
17	2	X	1	1	1

Табела садржаја на магистрали