

Архитектура и организација рачунара 1 колоквијум 2015/2016

Решења задатака

1) Погледати материјале са предавања.

2) Погледати материјале са предавања.

3)
Структура адреса код кеш меморије:

Tag (8 бита)	Set (19 бита)	Word (5 бита)
--------------	---------------	---------------

Адреса	Тип	Tag	Set	Word	Коментар	Време	Адресе
80C0AA20	Rd	10000000	1100000010101010001	00000	Miss	tSS+tB+tTM+tSS	[80C0AA20-80C0AA3F]
40C0AA20	Rd	01000000	1100000010101010001	00000	Miss	tSS+tB+tTM+tSS	[40C0AA20-40C0AA3F]
20C0AA20	Rd	00100000	1100000010101010001	00000	Miss	tSS+tB+tTM+tSS	[20C0AA20-20C0AA3F]
10C0AA20	Rd	00010000	1100000010101010001	00000	Miss	tSS+tB+tTM+tSS	[10C0AA20-10C0AA3F]
80C0AA21	Wr	10000000	1100000010101010001	00001	Hit	tSS+tDM+tOM	[80C0AA21]
40C0AA21	Rd	01000000	1100000010101010001	00001	Hit	tSS	-
08C0AA20	Wr	00001000	1100000010101010001	00000	Miss	tSS+ tOM	[08C0AA20]
04C0AA20	Rd	00000100	1100000010101010001	00000	Miss	tSS+tB+tTM+tSS	[04C0AA20-04C0AA3F]
10C0AA21	Wr	00010000	1100000010101010001	00001	Hit	tSS+tDM+tOM	[10C0AA21]
02C0AA20	Rd	00000010	1100000010101010001	00000	Miss	tSS+tB+tTM+tSS	[02C0AA20-02C0AA3F]

Време дохватања блока је: $tB = 32 \cdot (tOM + tDM)$

број сета	број улаза	V	TAG МЕМОРИЈА	LRU CNT
SET _{60551h}	0	1	00000010	3 (0)
	1	1	01000000	0 (3)
	2	1	00000100	1 (2)
	3	1	00010000	2 (1)

Садржај релевантних делова кеш меморије