

АОР/ОР Лаб 1						
РБ	Индекс (гггг/бббб)	Име и презиме	Датум	Термин	Тип	Сала
1	2005/0440	Радовановић Милан	01.11.2019.	11:00 - 13:00	Simulator	P26
2	2011/0267	Добријевић Лазар	01.11.2019.	08:00 - 11:00	FPGA	P26
3	2011/0337	Радулашки Тамара	01.11.2019.	08:00 - 11:00	FPGA	P26
4	2012/0002	Пузовић Јелена	01.11.2019.	13:00 - 15:00	Simulator	P26
5	2012/0480	Шуша Стефан	01.11.2019.	13:00 - 15:00	Simulator	P26
6	2012/0491	Двожак Марко	01.11.2019.	13:00 - 15:00	Simulator	P26
7	2013/0089	Јовановић Јанко	01.11.2019.	13:00 - 15:00	Simulator	P26
8	2013/0189	Антић Данило	01.11.2019.	08:00 - 11:00	FPGA	P26
9	2013/0209	Јордановић Иван	01.11.2019.	13:00 - 15:00	Simulator	P26
10	2013/0274	Божовић Бојан	01.11.2019.	13:00 - 15:00	Simulator	P26
11	2013/0314	Допуђа - Николић Петар	01.11.2019.	13:00 - 15:00	Simulator	P26
12	2013/0335	Илић Иван	01.11.2019.	13:00 - 15:00	Simulator	P26
13	2013/0507	Рајчевић Андрија	01.11.2019.	13:00 - 15:00	Simulator	P26
14	2013/0659	Јовић Јасна	01.11.2019.	11:00 - 13:00	Simulator	P26
15	2014/0210	Бојиновић Милош	01.11.2019.	13:00 - 15:00	Simulator	P26
16	2014/0240	Јакшић Исидора	01.11.2019.	11:00 - 13:00	Simulator	P26
17	2014/0308	Димитријевић Бојана	01.11.2019.	13:00 - 15:00	Simulator	P26
18	2014/0323	Видојевић Павле	01.11.2019.	13:00 - 15:00	Simulator	P26
19	2014/0375	Рајовић Вук	01.11.2019.	13:00 - 15:00	Simulator	P26
20	2014/0490	Маричић Урош	01.11.2019.	11:00 - 13:00	Simulator	P26
21	2014/0532	Марковић Александар	01.11.2019.	13:00 - 15:00	Simulator	P26
22	2014/0573	Прибић Стефан	01.11.2019.	08:00 - 11:00	FPGA	P26
23	2014/0609	Илић Александар	01.11.2019.	08:00 - 11:00	FPGA	P26
24	2014/0672	Лазић Владимир	01.11.2019.	08:00 - 11:00	FPGA	P26
25	2015/0038	Бралић Андреј	01.11.2019.	08:00 - 11:00	FPGA	P26
26	2015/0090	Боровчанин Урош	01.11.2019.	13:00 - 15:00	Simulator	P26
27	2015/0138	Благојевић Никола	01.11.2019.	08:00 - 11:00	FPGA	P26
28	2015/0221	Крга Никола	01.11.2019.	11:00 - 13:00	Simulator	P26
29	2015/0293	Смиљанић Милош	01.11.2019.	11:00 - 13:00	Simulator	P26
30	2015/0294	Милосављевић Драган	01.11.2019.	13:00 - 15:00	Simulator	P26
31	2015/0298	Вукмировић Александра	01.11.2019.	11:00 - 13:00	Simulator	P26
32	2015/0300	Ћосовић Алекса	01.11.2019.	11:00 - 13:00	Simulator	P26
33	2015/0338	Петровић Урош	01.11.2019.	08:00 - 11:00	FPGA	P26
34	2015/0340	Поповић Урош	01.11.2019.	08:00 - 11:00	FPGA	P26
35	2015/0372	Хаџић Ђорђе	01.11.2019.	08:00 - 11:00	FPGA	P26
36	2015/0455	Марковић Алекса	01.11.2019.	11:00 - 13:00	Simulator	P26
37	2015/0472	Даничић Слободан	01.11.2019.	11:00 - 13:00	Simulator	P26
38	2015/0510	Јездић Немања	01.11.2019.	13:00 - 15:00	Simulator	P26
39	2015/0540	Блешић Славиша	01.11.2019.	08:00 - 11:00	FPGA	P26
40	2015/0549	Витиз Тамара	01.11.2019.	11:00 - 13:00	Simulator	P26
41	2015/0555	Пантић Петар	01.11.2019.	13:00 - 15:00	Simulator	P26
42	2015/0651	Генчић Анђела	01.11.2019.	11:00 - 13:00	Simulator	P26
43	2016/0008	Радовановић Стефан	01.11.2019.	11:00 - 13:00	Simulator	P26
44	2016/0145	Цвејић Милош	01.11.2019.	08:00 - 11:00	FPGA	P26
45	2016/0172	Перић Милош	01.11.2019.	11:00 - 13:00	Simulator	P26
46	2016/0183	Јанковић Јелена	01.11.2019.	11:00 - 13:00	Simulator	P26
47	2016/0202	Ћирић Андреа	01.11.2019.	11:00 - 13:00	Simulator	P26
48	2016/0221	Јањић Исидора	01.11.2019.	08:00 - 11:00	FPGA	P26
49	2016/0244	Шелкен Димитрије	01.11.2019.	08:00 - 11:00	FPGA	P26
50	2016/0269	Миодраговић Наташа	01.11.2019.	11:00 - 13:00	Simulator	P26
51	2016/0274	Миловановић Давид	01.11.2019.	13:00 - 15:00	Simulator	P26
52	2016/0330	Бељан Тодор	01.11.2019.	13:00 - 15:00	Simulator	P26
53	2016/0335	Ивковић Филип	01.11.2019.	11:00 - 13:00	Simulator	P26
54	2016/0345	Шобот Милица	01.11.2019.	13:00 - 15:00	Simulator	P26

АОР/ОР Лаб 1						
РБ	Индекс (гггг/бббб)	Име и презиме	Датум	Термин	Тип	Сала
55	2016/0349	Џонић Милош	01.11.2019.	11:00 - 13:00	Simulator	P26
56	2016/0359	Дамњановић Лука	01.11.2019.	13:00 - 15:00	Simulator	P26
57	2016/0370	Стошић Младен	01.11.2019.	08:00 - 11:00	FPGA	P26
58	2016/0389	Лазовић Лука	01.11.2019.	08:00 - 11:00	FPGA	P26
59	2016/0411	Шаљић Матија	01.11.2019.	08:00 - 11:00	FPGA	P26
60	2016/0427	Џаковић Илија	01.11.2019.	11:00 - 13:00	Simulator	P26
61	2016/0470	Бекрић Јакша	01.11.2019.	13:00 - 15:00	Simulator	P26
62	2016/0472	Зиндовић Стефан	01.11.2019.	13:00 - 15:00	Simulator	P26
63	2016/0488	Митровић Роберт	01.11.2019.	11:00 - 13:00	Simulator	P26
64	2016/0494	Крстић Лука	01.11.2019.	08:00 - 11:00	FPGA	P26
65	2016/0523	Јевтић Александар	01.11.2019.	08:00 - 11:00	FPGA	P26
66	2016/0544	Гомилановић Срђа	01.11.2019.	11:00 - 13:00	Simulator	P26
67	2016/0581	Бабовић Аполина Бартоломеа	01.11.2019.	13:00 - 15:00	Simulator	P26
68	2016/0587	Обрадовић Милош	01.11.2019.	11:00 - 13:00	Simulator	P26
69	2016/0614	Радосављевић Марко	01.11.2019.	08:00 - 11:00	FPGA	P26
70	2016/0615	Црномарковић Јован	01.11.2019.	08:00 - 11:00	FPGA	P26
71	2016/0637	Стојковић Душан	01.11.2019.	13:00 - 15:00	Simulator	P26
72	2017/0025	Костић Анђела	01.11.2019.	11:00 - 13:00	Simulator	P26
73	2017/0026	Костић Сташа	01.11.2019.	11:00 - 13:00	Simulator	P26
74	2017/0070	Илић Душан	01.11.2019.	11:00 - 13:00	Simulator	P26
75	2017/0074	Богојевић Лука	01.11.2019.	08:00 - 11:00	FPGA	P26
76	2017/0088	Поломи Елвис	01.11.2019.	11:00 - 13:00	Simulator	P26
77	2017/0103	Врањевац Радомир	01.11.2019.	11:00 - 13:00	Simulator	P26
78	2017/0127	Миливојевић Никола	01.11.2019.	13:00 - 15:00	Simulator	P26
79	2017/0159	Марић Невена	01.11.2019.	11:00 - 13:00	Simulator	P26
80	2017/0160	Агатоновић Исидора	01.11.2019.	11:00 - 13:00	Simulator	P26
81	2017/0165	Коцић Михаило	01.11.2019.	08:00 - 11:00	FPGA	P26
82	2017/0167	Сталетовић Ђорђе	01.11.2019.	08:00 - 11:00	FPGA	P26
83	2017/0181	Милосављевић Милица	01.11.2019.	11:00 - 13:00	Simulator	P26
84	2017/0206	Петровић Јустина	01.11.2019.	08:00 - 11:00	FPGA	P26
85	2017/0208	Добријевић Милица	01.11.2019.	11:00 - 13:00	Simulator	P26
86	2017/0214	Марковић Виктор	01.11.2019.	11:00 - 13:00	Simulator	P26
87	2017/0215	Ристић Никола	01.11.2019.	08:00 - 11:00	FPGA	P26
88	2017/0219	Подкрајац Милица	01.11.2019.	08:00 - 11:00	FPGA	P26
89	2017/0225	Ристић Филип	01.11.2019.	11:00 - 13:00	Simulator	P26
90	2017/0237	Модић Марија	01.11.2019.	11:00 - 13:00	Simulator	P26
91	2017/0242	Лукић Емилија	01.11.2019.	08:00 - 11:00	FPGA	P26
92	2017/0263	Ристић Катарина	01.11.2019.	13:00 - 15:00	Simulator	P26
93	2017/0271	Вукасовић Бранислав	01.11.2019.	08:00 - 11:00	FPGA	P26
94	2017/0278	Митровски Јован	01.11.2019.	13:00 - 15:00	Simulator	P26
95	2017/0284	Ђурчић Предраг	01.11.2019.	08:00 - 11:00	FPGA	P26
96	2017/0289	Репић Милош	01.11.2019.	11:00 - 13:00	Simulator	P26
97	2017/0307	Шћекић Марко	01.11.2019.	08:00 - 11:00	FPGA	P26
98	2017/0309	Крезовић Тијана	01.11.2019.	08:00 - 11:00	FPGA	P26
99	2017/0314	Јовановић Адријана	01.11.2019.	11:00 - 13:00	Simulator	P26
100	2017/0316	Илић Алекса	01.11.2019.	11:00 - 13:00	Simulator	P26
101	2017/0321	Новаковић Стеван	01.11.2019.	11:00 - 13:00	Simulator	P26
102	2017/0323	Петровић Драшко	01.11.2019.	08:00 - 11:00	FPGA	P26
103	2017/0327	Милић Милена	01.11.2019.	11:00 - 13:00	Simulator	P26
104	2017/0328	Јовановић Илија	01.11.2019.	11:00 - 13:00	Simulator	P26
105	2017/0330	Војиновић Сава	01.11.2019.	11:00 - 13:00	Simulator	P26
106	2017/0341	Христов Урош	01.11.2019.	08:00 - 11:00	FPGA	P26
107	2017/0394	Радосављевић Николај	01.11.2019.	11:00 - 13:00	Simulator	P26
108	2017/0407	Милановић Милан	01.11.2019.	08:00 - 11:00	FPGA	P26

АОР/ОР Лаб 1						
РБ	Индекс (гггг/бббб)	Име и презиме	Датум	Термин	Тип	Сала
109	2017/0411	Стојковић Алекса	01.11.2019.	11:00 - 13:00	Simulator	P26
110	2017/0449	СТИШОВИЋ ДАВИД	01.11.2019.	13:00 - 15:00	Simulator	P26
111	2017/0510	БРАНКОВИЋ МИЛОШ	01.11.2019.	08:00 - 11:00	FPGA	P26
112	2017/0526	КАНГРГА-МИКУЛИЋ СТЕФАН	01.11.2019.	13:00 - 15:00	Simulator	P26
113	2017/0535	ЏУНИЋ ЛУКА	01.11.2019.	11:00 - 13:00	Simulator	P26
114	2017/0537	ЂОРЂЕВИЋ ДАША	01.11.2019.	08:00 - 11:00	FPGA	P26
115	2017/0558	ЏВИЈОВИЋ МАРТИН	01.11.2019.	08:00 - 11:00	FPGA	P26
116	2017/0649	МАРЈАНОВИЋ АЛЕКСАНДРА	01.11.2019.	11:00 - 13:00	Simulator	P26
117	2017/0667	НЕДИЋ МИЛОШ	01.11.2019.	11:00 - 13:00	Simulator	P26
118	2017/0682	МИХАЈЛОВИЋ УРОШ	01.11.2019.	13:00 - 15:00	Simulator	P26
119	2017/0694	ВУЛОВИЋ ЂОРЂЕ	01.11.2019.	08:00 - 11:00	FPGA	P26
120	2018/0059	САРЈАНОВИЋ АНЂЕЛА	01.11.2019.	13:00 - 15:00	Simulator	P26
121	2018/0093	МАРИНКОВИЋ ТЕОДОРА	01.11.2019.	13:00 - 15:00	Simulator	P26
122	2018/0172	РАДОЈКОВИЋ САРА	01.11.2019.	13:00 - 15:00	Simulator	P26
123	2018/0189	ЋУРГУЗ МАРИЈАНА	01.11.2019.	13:00 - 15:00	Simulator	P26
124	2018/0229	СТАНОЈЛОВИЋ ФИЛИП	01.11.2019.	13:00 - 15:00	Simulator	P26
125	2018/0233	КЛАСАНОВИЋ ДАНИЛО	01.11.2019.	08:00 - 11:00	FPGA	P26
126	2018/0234	ХАЦИ-РИСТИЋ МАРКО	01.11.2019.	13:00 - 15:00	Simulator	P26
127	2018/0268	ОБРАДОВИЋ МИХАИЛО	01.11.2019.	13:00 - 15:00	Simulator	P26
128	2018/0356	РАДОСАВЉЕВИЋ АНА	01.11.2019.	13:00 - 15:00	Simulator	P26
129	2018/0364	ЗЛАТАНОВИЋ ЈЕЛЕНА	01.11.2019.	13:00 - 15:00	Simulator	P26
130	2018/0367	ИВАНОВИЋ ВУК	01.11.2019.	13:00 - 15:00	Simulator	P26
131	2018/0383	БРКИЋ МЛАДЕН	01.11.2019.	13:00 - 15:00	Simulator	P26
132	2018/0407	БУБАЛО АЛЕКСАНДАР	01.11.2019.	08:00 - 11:00	FPGA	P26
133	2018/0453	КОЈЧИНОВИЋ АЛЕКСАНДРА	01.11.2019.	13:00 - 15:00	Simulator	P26
134	2018/0492	МИРКОВИЋ СОФИЈА	01.11.2019.	08:00 - 11:00	FPGA	P26
135	2018/0522	ЈОВАНОВИЋ ТИЈАНА	01.11.2019.	13:00 - 15:00	Simulator	P26
136	2018/0568	БАРОШ ИВА	01.11.2019.	13:00 - 15:00	Simulator	P26
137	2018/0570	ТАДИЋ МИЛИЦА	01.11.2019.	13:00 - 15:00	Simulator	P26
138	2018/0625	СМИЉКОВИЋ ЛУКА	01.11.2019.	13:00 - 15:00	Simulator	P26
139	2018/0639	ЕСКИЋ ФИЛИП	01.11.2019.	13:00 - 15:00	Simulator	P26
140	2018/0697	ПАПИЋ ВУКАШИН	01.11.2019.	13:00 - 15:00	Simulator	P26
141	2018/0722	ЗДРАВКОВСКИ АЛЕКСА	01.11.2019.	08:00 - 11:00	FPGA	P26