

VEŽBA 4 – Aritmetičko-logička jedinica i komparator

Probni test

1. Šta predstavljaju signali A_1, A_2, A_3 i A_4 kod aritmetičke jedinice ARI/4?
 - a) izlazne informacione signale
 - b) ulazne upravljačke signale
 - c) ulazne informacione signale
 - d) izlazne upravljačke signale
2. Ukoliko su kod aritmetičke jedinice ARI4 vrednosti ulaznih signala $A_0=0, A_1=1, A_2=0, A_3=0, B_0=1, B_1=1, B_2=0, B_3=0, C_0=0, S_0=1, S_1=0$ kako izgledaju vrednosti izlaznih signala (smatrati da su A_3, B_3, F_3 bitovi najveće težine)?
 - a) $F_0 = 1, F_1 = 0, F_2 = 1, F_3 = 0, C_4 = 0$
 - b) $F_0 = 1, F_1 = 1, F_2 = 0, F_3 = 0, C_4 = 0$
 - c) $F_0 = 1, F_1 = 0, F_2 = 0, F_3 = 0, C_4 = 0$
 - d) $F_0 = 1, F_1 = 0, F_2 = 1, F_3 = 0, C_4 = 1$
3. Ukoliko su kod jednorazrednog komparatora ulazni signali $A_i = 0, B_i = 0, G_i = 0, E_i = 0$ i $L_i = 1$, kako će izgledati izlazni signali?
 - a) $G_{i+1} = 0, E_{i+1} = 0$ i $L_{i+1} = 1$
 - b) $G_{i+1} = 0, E_{i+1} = 0$ i $L_{i+1} = 0$
 - c) $G_{i+1} = 0, E_{i+1} = 1$ i $L_{i+1} = 0$
 - d) $G_{i+1} = 0, E_{i+1} = 1$ i $L_{i+1} = 1$