



## Основи рачунарске технике 2

- други колоквијум -

### Напомене:

- Обавеза траје **90 минута**.
- На обавзи нису дозвољена никаква помоћна средства, осим прибора за писање и докумената за идентификацију.
- Задаци се раде на формулару који студент добија на почетку обавезе.

### 1. [20 поена]

### Архитектура рачунара

Посматра се део рачунара који чине меморија и процесор. Меморија је капацитета  $2^8$  бајтова. Ширина меморијске речи је 1 бајт. Процесор је са једноадресним форматом инструкција. Подаци су дужине 2 бајта и заузимају две суседне меморијске локације, при чему се млађи бајт налази на вишој, а старији бајт на нижој адреси.

У процесору постоји регистар програмског бројача PC дужине 1 бајт, адресни регистар меморије MAR дужине 1 бајт, прихватни регистар податка меморије MDR 1 бајт, прихватни регистар инструкције IR дужине 3 бајта, акумулатор A дужине 2 бајта, прихватни регистар податка B дужине 2 бајта, регистри опште намене R0 до R3 дужине 2 бајта, програмска статусна реч PSW дужине 1 бајт, указивач на врх стека SP дужине 1 бајт, регистар броја улаза у табелу са адресама прекидних рутина BRU дужине 4 бита, указивач на табелу са адресама прекидних рутина IVTP дужине 1 бајт. Сви регистри имају операцију паралелног уписа. Регистри PC, MAR, SP и сви регистри опште намене имају операцију инкрементирања. Регистар SP има операцију декрементирања. У процесору постоји и аритметичко-логичка јединица ALU која обавља све потребне аритметичке, логичке и померачке операције. На први улаз ALU могу се довести регистри PC, A и IVTP. На други улаз ALU могу се довести регистри IR, B и BRU. Инструкције су дужине 1, 2 или 3 бајта.

Инструкције скока су инструкција условног скока уколико се десио пренос (BC) и инструкција безусловног скока на потпрограма (JSR). Бит IR<sub>23</sub> има вредност 0 за инструкције скока. Бит IR<sub>22</sub> има вредност 0 за инструкције условног скока, односно вредност 1 за инструкције безусловног скока. Битови IR<sub>21..20</sub> означавају редни број инструкције. Инструкција BC реализује се као релативни скок у односу на тренутну вредност програмског бројача PC. Битови IR<sub>23..20</sub> представљају код операције који је 0000. Битови IR<sub>19..16</sub> се не користе. Битови IR<sub>15..8</sub> представљају померај који је 8-битна целобројна величина са знаком. Инструкција је дужине 2 бајта. Инструкција JSR се реализује као апсолутни скок. Битови IR<sub>23..20</sub> представљају код операције који је 0100. Битови IR<sub>19..16</sub> се не користе. Битови IR<sub>15..8</sub> представљају адресу скока. Инструкција је дужине 2 бајта.

Безадресне инструкције су инструкција повратка из потпрограма (RTS) и инструкција повратка из прекидне рутине (RTI). Бит IR<sub>23</sub> има вредност 1 за безадресне инструкције. Битови IR<sub>22..20</sub> означавају редни број инструкције. Битови IR<sub>23..20</sub> представљају код операције и редом су 1000 и 1001 за инструкције RTS и RTI. Битови IR<sub>19..16</sub> се не користе. Инструкције су дужине 1 бајт.

Адресне инструкције су инструкција преноса у акумулатор (LD), инструкција преноса из акумулатора (ST) аритметичка инструкција сабирања (ADD), логичка инструкција екслузивног или (XOR), померачка инструкција ротирања удесно за једно место (ROR) и инструкција безусловног скока на срачунату адресу (JADR). У случају да се наиђе на комбинацију операција са неким адресирањем са којим та операција не може да се изврши, такве инструкције треба да буду без дејства. Инструкција ROR резултат померања смешта у регистар A. Бит IR<sub>23</sub> има вредност 1 за адресне инструкције. Битови IR<sub>22..20</sub> означавају редни број

инструкције. Битови IR<sub>23..20</sub> представљају код операције и редом су 1010, 1011, 1100, 1101, 1110 и 1111 за инструкције LD, ST, ADD, XOR, ROR и JADR. Дужина инструкција зависи од начина адресирања.

Начини адресирања су регистарско директно адресирање (regdir), меморијско индиректно адресирање (memind), РС релативно адресирање са померајем (pcrelrom) и непосредно адресирање (immed). Битови IR<sub>19..18</sub> представљају начин адресирања и редом су 00, 01, 10 и 11 за адресирања regdir, memind, pcrelrom и immed. Код регистарских адресирања битови IR<sub>17..16</sub> се користе за адресирање једног од регистара опште намене R0 до R3, док се код осталих начина адресирања ови битови не користе. Код адресирања са померајем битови IR<sub>15..8</sub> представљају померај који је 8-битна целобројна величина са знаком. Код меморијских адресирања битови IR<sub>15..8</sub> представљају адресу меморијске локације. Код непосредног адресирања други и трећи бајт инструкције садрже 16 битни податак. Инструкције су дужине 1, 2 или 3 бајта.

Стек расте према нижим меморијским локацијама, а регистар SP указује на последњу заузету меморијску локацију.

Захтеви за прекид долазе од 16 улазно-излазних уређаја по линијама означеним од 0 до 15. По линији 0 стиже захтев за прекид најнижег, а по линији 15 највишег приоритета. Број линије највишег приоритета по којој је стигао захтев за прекид налази се у бинарном облику у регистру BRU. Адресе прекидних рутина 16 улазно-излазних уређаја који по линијама означеним од 0 до 15 шаљу захтеве за прекид налазе се у улазима 0 до 15 табеле са адресама прекидних рутина. Садржај регистра BRU представља број улаза у табелу са адресама прекидних рутина. Почетна адреса табеле са адресама прекидних рутина се налази у регистру IVTP. У оквиру хардверског дела опслуживања захтева за прекид на стек са стављају само регистри PC и PSW.

- а) Нацртати дијаграм тока фазе формирања адресе и читања операнда.
- б) Нацртати дијаграм тока фазе извршавања операције.
- в) Нацртати дијаграм тока фазе опслуживања прекида.
- г) Написати изразе за генерисање сигнала логичког услова операције XOR, сигнала начина адресирања pcrelrom и све изразе за генерисање сигнала дужина инструкција.