

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		step ₀₀ <i>br (if FETCH then step₀₀);</i>
		step ₀₁ ldMAR, incPC;
		step ₀₂ rdMEM, ldMDR;
		step ₀₃ ldIR0;
		step ₀₄ <i>br (if I1 then step₁₁);</i>
		step ₀₅ ldMAR, incPC;
		step ₀₆ rdMEM, ldMDR;
		step ₀₇ ldIR1,
		<i>br (if I2_branch then step₁₁);</i>
		step ₀₈ <i>br (if I2_arlog then step₁₀);</i>
		step ₀₉ ldMAR, incPC;
		step _{0A} rdMEM, ldMDR;
		step _{0B} ldIR2,
		<i>br (if I3_jump then step₁₁);</i>



Универзитет у Београду
Електротехнички факултет

Име и презиме

Индекс

Потпис

Пројекат
Задатак 1

Назив
Основи рачунарске технике 2

Датум
04.02.2016.

Страна
1/5