

Предмет: Архитектура рачунара
Вежба: улаз/излаз са контролером са DMA
Група: 0
Датум и време:
Име и презиме:
Број индекса:
1. Где се испитује вредност променљиве (семафора) којом прекидна рутина DMA контролера обавештава главни програм да је пренос блока података завршен?
a) у главном програму пре места коришћења датих података
b) у прекидној рутини која се извршава након завршетка преноса
c) у прекидној рутини непосредно након завршетка преноса првог блока
d) у главном програму приликом иницијализације периферије
2. Улазно/излазни и меморијски адресни простори неког једноадресног процесора су раздвојени. Процесор је преко системске магистрале везан са DMA контролером (adr(CR)=AAAAh, adr(SR)=AAB Bh, adr(SRC)=AACCh, adr(DST)=AADDh, adr(CNT)=AAEEh, adr(IER)=AAFFh). За постављање почетне адресе блока за пренос приликом трансфера из меморије на периферију користи се инструкција:
a) OUT AACCh
b) IN AADDh
c) STORE AAB Bh
d) LOAD AADDh
3. Колико циклуса на магистрали ће DMA контролер обавити приликом трансфера блока од 100 бајтова (адресирање је бајтовско, а магистрала података је 8-битна) са периферије у меморију?
a) 100
b) 50
c) 1
d) 0