

Предмет: Архитектура рачунара
Вежба: улаз/излаз са контролером без DMA
Група: 0
Датум и време:
Име и презиме:
Број индекса:
1. Формат управљачког регистра контролера периферије је следећи: бит 7 је Start, бит 4 је Enable, а бит 0 је I/O# (1-улаз, 0-излаз). Бит 0 статусног регистра је Ready бит. У ком стању се налази контролер периферије ако су CR=91h SR=00h?
a) чека на упис следећег податка од периферијске јединице
b) чека да процесор прочита податак из DR
c) чека на упис следећег податка од процесора
d) чека да периферијска јединица прочита податак из DR
2. Формат управљачког регистра контролера периферије је следећи: бит 4 је Start, бит 5 је Enable, а бит 0 је I/O# (1-улаз, 0-излаз). Пренос података из меморије на периферију, коришћењем механизма прекида задаје се уписом које вредности у CR?
a) 30h
b) 11h
c) 21h
d) 01h
3. Уколико се врши пренос 200 бајтова података са периферије у меморију у систему без DMA контролера колико ће пута бити генерисан захтев за прекидом уколико се са периферије чита на нивоу 16-битног податка. Формат управљачког регистра контролера периферије је следећи: бит 0 је Enable бит, бит 5 је Start бит, а бит 4 је I/O# (1-улаз, 0-излаз) а његов садржај 30h.
a) 0
b) 1
c) 100
d) 200