

Архитектура рачунара



Садржај

- Увод
- Циљеви и исход предмета
- Наставници
- Програм предмета
- Лабораторијске вежбе
- Предиспитне обавезе студената
- Начин полагања испита
- Пројекат
- Литература

Увод

- Назив предмета: Архитектура рачунара
- Година: 2, семестар: 4
- Фонд часова: 2 + 2 + 1
- Број ЕСПБ бодова: 6
- Предуслов: одслушан предмет Основи рачунарске технике 2

Наставници

- **Предавања: др Захарије Радивојевић**
(ИР: В1; СИ: В3)
zaki@etf.rs
Канцеларија 37
Консултације после наставе и по договору
- **Предавања: др Марија Пунт**
(ИР: -; СИ: В1)
maki@etf.rs
Консултације после наставе и по договору
- **Предавања: др Жарко Станисављевић**
(ИР: -; СИ: В2)
zarko@etf.rs
Консултације после наставе и по договору

Наставници

- **Вежбе: Филип Хаџић (ИР: В1; СИ: В1)**
hadzic.filip@etf.rs
Канцеларија П26А
Консултације после наставе и уторком од 12:30
(најавити се путем имејла дан раније)
- **Вежбе: Урош Раденковић (ИР: В2; СИ: В3)**
uki@etf.rs
Канцеларија 37
Консултације после наставе и по договору
- **Вежбе: Данко Миладиновић (ИР: В1, В2; СИ: В2, В4)**
danko@etf.rs
Канцеларија П26А
Консултације после наставе и по договору

Програм предмета

- *Механизам ѓрекида*
- *Маїисїрала и меморија*
- *Улаз-Излаз*
- *Архиїшекїура ѓроцесора*

Механизам прекида

- *Ойслуживање захїева за їрекиг*
- *Повраїак из їрекидне руїине*
- *Приориїейїи їрекида*
- *Селекїивно маскирање маскирајућих їрекида*
- *Маскирање свих маскирајућих їрекида*
- *Прекиг їосле сваке инсїрукције*
- *Инсїрукција їрекида*
- *Гнеждење їрекида*
- *Прихваїање захїева за їрекиг*

Магистрала

- *Основни појмови*
- *Арбитрација*
- *Циклуси на магистралите*
- *Системи со више магистрални*

Улаз-Излаз

- ***Основни појмови***
- ***Конролери без директног приступа меморији***
 - ***организација и програмирање***
- ***Конролери са директним приступом меморији***
 - ***организација и програмирање***
- ***Повезивање конролера и периферије***
- ***Повезивање конролера***
- ***Прекиди од периферија***

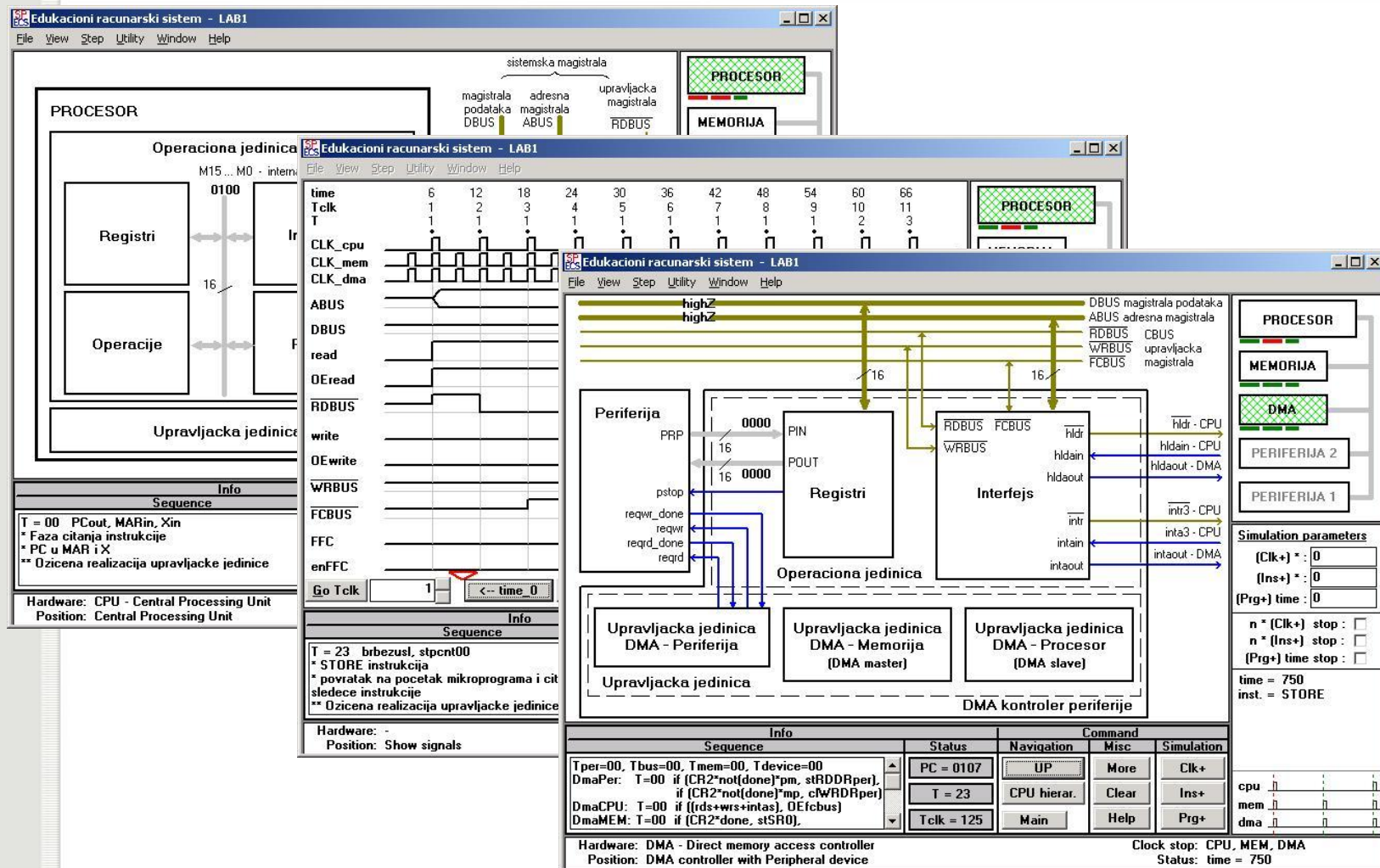
Архитектуре CISC и RISC процесора

- ***Проїрамски досїуїни реїисїри***
- ***Тийови їодаїака***
- ***Формаїи инсїрукција***
- ***Начини адресирања***
- ***Скуї инсїрукција***
- ***Механизам їрекида***

Лабораторијске вежбе

- 5 Лабораторијских вежби
- Свака вежба 4 поена
- Преглед вежби:
 - Механизам прекида (две вежбе)
 - Синхронизација рада процесора и контролера са DMA при коришћењу системске меморије
 - Улаз/излаз са контролером без DMA
 - Програмирани улаз/излаз помоћу контролера са DMA
- Једна наплата
- Важе годину дана

Преглед симулатора



Предиспитне обавезе студената

- **Колоквијум 1 – 25 поена**
 - Област: Механизам прекида
(могућ распоред поена $T(5+5) + 3(15)$)
 - Могућност надокнаде само у термину другог колоквијума
- **Колоквијум 2 – 25 поена**
 - Области: Магистрала и меморија,
Улаз-Излаз без прекида
(могућ распоред поена $T(5_M+5_{UI}+5_{UI}) + 3(10_M)$)
 - Могућност надокнаде само у јунском испитном року
- **Лабораторијске вежбе**
 - Свака по 4 поена укупно 20 поена
 - Важи за текућу школску годину
- **Присуство настави**
 - Кроз лабораторијске вежбе

Начин полагања испита

- **Испит – 30**

- Област (30): Улаз-Излаз са прекидом,
Архитектура процесора
(могућ распоред поена $T(5_{уи}+5_A+5_A) + 3(15_{уи}))$)

Пројекат

- ???

Начин полагања испита

Коначна оцена се формира на основу броја бодова на следећи начин:

- $91 \leq X < 100$ – оцена 10
- $81 \leq X < 91$ – оцена 9
- $71 \leq X < 81$ – оцена 8
- $61 \leq X < 71$ – оцена 7
- $51 \leq X < 61$ – оцена 6
- $0 \leq X < 51$ – студент није положио испит

Литература

На српском језику:

- Материјали за предавања: Проф. др Јован Ђорђевић
- Материјали за вежбе
- Архитектура рачунара: Едукациони рачунарски систем: Архитектура и организација рачунарског система: Проф. др Јован Ђорђевић
- Архитектура рачунара: Едукациони рачунарски систем: Приручник за симулацију са задацима: Ј. Ђорђевић, Н.Грбановић, Б. Николић, З. Радивојевић, М. Пунт
- Архитектура рачунара: Збирка решених задатака - Радна верзија

Листа

- Аутоматско пријављивање
- Обавештења иду на листу
- Поставити прослеђивање на адресу коју пратите

Питања?

<http://rti.etf.bg.ac.rs/rti/ef2ar/>
Електротехнички Факултет
Универзитет у Београду